

## Literaturverzeichnis

- [1] B. R. TRÄNKLER: „Taschenbuch der Meßtechnik mit Schwerpunkt Sensortechnik“, 4.te Auflage, R. Oldenburg Verlag, München Wien 1996.
- [2] W. BROCKHERDE, B.J. HOSTICKA, R. KLINKE, UND F. SCHNATZ: „Integrierte Sensorsysteme für Mikrosystemtechnik Anwendungen“, Tagungsband SENSOREN - Technologie und Anwendung, Bad Nauheim, VDI-Berichte Nr. 939, S. 37-42, März 1992.
- [3] BEDRICH HOSTICKA, ROGER HOWE, LJ RISTIC, FELIX RUDOLPH, MARTIN SCHMIDT, KENICHIRO SUZUKI: “Monolithic Surface Micromachined Sensors - IC Technology of the next century?”, Evening Discussion Session in Digest of Technical Papers, IEEE Integrated Solid-State Circuits Conference, pp. 204-205, 1995.
- [4] N.N.: „Sensormärkte 2004“, Sensor Magazin, S. 8-11, 1994.
- [5] FROST & SULLIVAN: “European Intelligent Sensor Markets“ ISBN 0-7889-0374-8, 1995.
- [6] W. KULCKE, W. BERGER, T. GRANDKE, P. KLEINSCHMIDT, H. SEIDEL, H. TRÄNKLER: „Mikrosystemtechnik“, Positionspapier des Fachausschusses Mikrosystemtechnik der VDE/VDI-Gesellschaft für Mikroelektronik, S. 5-11, 1991.
- [7] MICHAEL KANDLER: „CMOS-kompatibler kapazitiver Siliziumdrucksensor in Oberflächenmikromechnik“; Fortschrittberichte VDI, Reihe 9, Nr.175, 1993.
- [8] DIN 1319 Grundlagen der Meßtechnik: Teil I: „Grundbegriffe“, Teil II: „Begriffe für die Anwendung von Meßgeräten“, Teil III: „Auswertung von Messungen einer einzelnen Meßgröße, Meßunsicherheit“, Teil IV: „Behandlung von Meßunsicherheiten bei der Auswertung von Messungen“, Beuth Verlag, Berlin, Dezember 1995.
- [9] VDI/VDE-Richtlinie 2600: „Metrologie (Meßtechnik)“, Blätter 1-6, November 1973.
- [10] F. MESCH: „Eine Stellungnahme zu DIN 1319“, Regelungstechnische Praxis 26, S. 243-246, 1984.
- [11] A. LENK: „Heuristische Fehlermodelle für Meßgeräte“ Studie zur Meßwerterfassung 3/98, TU Dresden, Sektion Informationstechnik, März 1989.
- [12] G. GELACH, K. SAGER UND A. NAKLADAL: „Wie genau messen piezoresistive Sensoren?“, Technisches Messen 63, S. 403-429, 1996.
- [13] U. BAUMANN, G. EHLER, R. MARCUS: „Kenngrößen von Drucksensoren“, Fachbeilage Mikroperipherik, S. 49-51, 1987.

- [14] JEAN PAUL BARDYN: "Making MEMS Real: Beyond the Microstructure!", IEEE Integrated Solid-State Circuits Conference, Tutorials 1997.
- [15] F. SCHNATZ, U. SCHÖNEBERG, W. BROCKHERDE, P. KOPYSTINSKI, T. MEHLHORN, E. OBERMEIER AND H. BENZEL: "A CMOS pressure transducer with on-chip calibration capability", Sensors and Actuators A, no.34, pp. 77-83, 1992.
- [16] P. KOPYSTINSKI, T. MEHLHORN, E. OBERMEIER, F. SCHNATZ, U. SCHÖNEBERG, UND H. BENZEL: „Kapazitiver Siliziumdrucksensor mit on-chip CMOS-Signalverarbeitung“, Tagungsband SENSOREN - Technologie und Anwendung, Bad Nauheim, VDI-Berichte Nr. 939, S. 179-184, 1992.
- [17] W. MOKWA, H. DUDAICEVES: „Mikrodrucksensoren in Siliziumtechnologie“, Informationsblatt des Fraunhofer Instituts für Mikroelektronische Schaltungen und Systeme in Duisburg.
- [18] STEPHEN P. TIMOSHENKO, S. WEINOWSKY-KRIEGER: "Theory of Plates and Shells", MCGRAW HILL, 2nd Edition, 1987.
- [19] R. GRASCH: „Strukturdynamik“, Band 2, Springer Verlag, Berlin 1989.
- [20] CADENCE: "Spectre Reference Manual", On-Line Documentation, June 1995.
- [21] H. SHICHMAN AND A.D. HODGES: "Modeling and Simulation of Insulated-Gate-Field-Effect Transistor Switching Circuits", IEEE J. Solid-State Circuits, vol. SC-3, 1968.
- [22] JAMES T. SUMINTO AND WEN H. KO: "Pressure-sensitive Insulated Gate Field-effect Transistor (PSIGFET)"; Sensors and Actuators A, pp. 126-132, A21-A23, 1990.
- [23] JAN MAREK LYSKO, RYSZARD S. JACHOWICZ AND MARCIN ANDRZEJ KRZYCKI: "Semiconductor Pressure Sensor Based on FET Structure"; IEEE Transactions on Instrumentation and Measurement, pp. 787-790, vol.44, no.3, June 1995.
- [24] L. SVENSON, J.A. PLAZA, M.A. BENITEZ, J. ESTEVE AND E. LORA-TAMAYO: "Surface micro-machining technology applied to the fabrication of a FET pressure sensor"; Journal of Micromechanical Microengineering 6, pp. 80-83, 1996.
- [25] ARMIN KEMNA: „Oberflächenmikromechanische Feldeffekttransistoren als Sensorelemente“, Diplomarbeit an der Gerhard-Mercator-Universität-Gesamthochschule Duisburg, Nov. 1996.
- [26] J. AMELUNG: „Interne Mitteilung“.
- [27] AMER ASLAM: „Charakterisierung und Anwendungen analoger EEPROM's“, Dissertation an der Gerhard-Mercator-Universität-Gesamthochschule Duisburg, 1998.

- [28] NABIL KHACHAB AND MOHAMMED ISMAIL: "Linearization Techniques for nth Order Sensor Models in MOS VLSI Tchnology", IEEE Transactions on Circuits and Systems, vol.38, no.12, pp. 1439-1449, Dec.1991.
- [29] WILLI TÖRNIG: „Numerische Mathematik für Ingenieure und Physiker“, Band 2: Eigenwertprobleme und numerische Methoden der Analysis, Kapitel 11: Interpolation und Approximation, Springer Verlag, Berlin·Heidelberg·New York 1979.
- [30] HANS-PETER PREUB: „Methoden der nichtlinearen Modellierung - vom Interpolationspolynom zum neuronalen Netz“, at - Automatisierungstechnik 42, Heft 10, S. 449-457, Oldenburg Verlag, 1994.
- [31] GRAF FINCK VON FINKENSTEIN: „Einführung in die Numerische Mathematik“, Band I, Kapitel 6: Interpolation und Approximation von Funktionen, Carl Hanser Verlag, München·Wien 1977.
- [32] J.DOUGLAS FAIRES UND RICHARD L. BURDEN: „Numerische Methoden“, Kapitel 8: Approximationstheorie, Spektrum Akademischer Verlag, Heidelberg·Berlin·Oxford 1994.
- [33] H. R. SCHWARZ: „Numerische Mathematik“, Kapitel 3: Interpolation, 3. überarbeitete und erweiterte Auflage, B.G. Teubner Stuttgart 1993.
- [34] GERHARD SCHMEIBER UND HORST SCHIRMEIER: „Praktische Mathematik“, Kapitel 7: Interpolation, Walter de Gruyter, Berlin·New York 1976.
- [35] ELMAR SCHRÜFER: „Interpolation im Zeit- und Frequenzbereich mit Hilfe von Polynomen oder Spaltfunktionen“, Technisches Messen 61, Heft 1, S. 3-6, Oldenburg Verlag, 1994.
- [36] WALTER OEVEL: „Einführung in die numerische Mathematik“, Spektrum Akademischer Verlag, Kapitel 8: Interpolation, Heidelberg·Berlin·Oxford 1996.
- [37] DAVIS, PH.J.: "Interpolation and Approximation", Blaisdell Publishing Company, New York·Toronto·London 1963.
- [38] GERHARD OPFER: „Numerische Mathematik für Anfänger“, Kapitel 3: Interpolation, 2. verbesserte Auflage, Vieweg-Studium 1994.
- [39] J. STOER: „Numerische Mathematik I“; Kapitel 2 - Interpolation; Springer Verlag, Heidelberg·Berlin·New York 1994.
- [40] WILLI TÖRNIG: „Numerische Mathematik für Ingenieure und Physiker“, Band 2: Eigenwertprobleme und numerische Methoden der Analysis, Kapitel 12: Spline-Interpolation, Springer Verlag, Berlin·Heidelberg·New York 1979.

- [41] PETER DEUFLHARD, ANDREAS HOHMANN: „Numerische Mathematik I“, Eine algorithmisch orientierte Einführung, Kapitel 7: Interpolation und Approximation, Walter de Gruyter, Berlin-New York 1993.
- [42] CARL DE BOOR: “A Practical Guide to Splines”, Applied Mathematical Sciences 27, Berlin-Heidelberg-New York 1978.
- [43] T. PFEIFER, A. VOM HEMDT: „Koordinatenmeßtechnik“, Technisches Messen, Heft1, S. 19-22, Oldenburg Verlag 1989.
- [44] POWELL, M.J.D.: “Radial basis functions for multivariable interpolation: a review”, Algorithms for Approximation, pp. 143-167, Clarendon Press, Oxford 1987.
- [45] BERNARD MULGREW: “Applying Radial Basis Functions”, IEEE Signal Processing Magazine, pp. 50-65, March 1996.
- [46] R.M. SCANNER AND J.-J.E. SLOTTLINE: “Gaussian networks for direct adaptive control”, IEEE Trans. on Neural Networks 3, pp. 837-863, 1992.
- [47] S. KAMPL: „Multiplikationsfreie Gauß'sche Netwerke“, Diplomarbeit, Technische Universität Wien 1994.
- [48] M. POTTMANN, D.E. SEBORG: “Identification of Nonlinear Processes using Reciprocal Multiquadratic Functions”, pp. 189-203, J. Proc. Cont. 2, 1992.
- [49] J.E. BRIGNELL: “Digital Compensation of Sensors”, Journal of Physical Electronics - Science Instrumentation, vol.20, pp. 1097-1102, 1987.
- [50] P.N. MAHANA: “Transducer Output Signal Processing Using an 8 bit Microcomputer”, IEEE Trans. on Instrumentation and Measurement, vol.35, pp. 182-186, June 1986.
- [51] K.F. LYAHOU, G. HORN, AND J.H. HUIJSING: “A Noniterative Polynomial 2D Calibration Method Implemented in a Microcontroller”, IEEE Transactions on Instrumentation and Measurement, vol.46, no.4, pp. 752-757, August 1997.
- [52] P. MALCOVATI, C. AZEREDO LEME, P.O'LEARY, F.MALOBERTI, AND H. BALTES: “Smart Sensor Interface with A/D Conversion and Programmable Calibration”, IEEE Journal of Solid-State Circuits, vol.29, no.8, pp. 963-966, August 1994.
- [53] C. AZEREDO LEME, P. MALCOVATI, AND H. BALTES: “Oversampled Interface for IC-Sensors with Minimized Analog Content”, IEEE Transactions on Instrumentation and Measurement, vol.44, no.3, pp. 647-650, June 1995.
- [54] P. MALCOVATI, C. AZEREDO LEME, P.O'LEARY, F.MALOBERTI, AND H. BALTES: “Data Conversion and Programmable Calibration for Smart Sensors”, Proceedings ESSCIRC, pp. 25-27, 1991.

- [55] O. MACHUL, D. HAMMERSCHMIDT, W. BROCKHERDE, AND B.J. HOSTICKA: "A Smart Pressure Transducer with On-Chip Readout, Calibration and Nonlinear Temperature Compensation Based on Spline-Functions", Digest of Technical Papers, IEEE Integrated Solid-State Circuits Conference, Section 12.2, pp. 198-199, San Francisco, Feb. 1997.
- [56] O. MACHUL, D. HAMMERSCHMIDT, W. BROCKHERDE AND B.J. HOSTICKA: "Readout Electronics with Calibration and On-Line Test for Resistive Sensor Bridges", Proceedings IEEE, Custom Integrated Circuit Conference CICC, section 14.5, pp. 1-4, May 1996.
- [57] O. MACHUL, D. HAMMERSCHMIDT, W. BROCKHERDE AND B.J. HOSTICKA:  
„Kennlinienbasiertes Sensorsystem zur Kalibration und Reduzierung von Querempfindlichkeiten unter Anwendung von Oversampling-Methoden“, GMM-Fachtagung der VDE/VDI-Gesellschaft für Mikroelektronik, S. 33-38, 1997.
- [58] O. MACHUL, D. HAMMERSCHMIDT, P.FÜRST, F.WIELAND, W. BROCKHERDE AND B.J. HOSTICKA:  
„Programmierbare CMOS-Sensorauslese für die automatische nichtlineare Kalibration“, Fraunhofer IMS Jahresbericht, S. 54-55, 1996.
- [59] FA. SCHAEVITZ: „Verbesserte Druckaufnehmer-Kenndaten durch digitale Korrektur“, elektronik industrie 5, S. 42-43, 1997.
- [60] FA. SCHAEVITZ: "The P9000 Digitally Compensated Pressure Transducer", sensor review, vol. 17, no.2, pp. 166-167, 1997.
- [61] P.M. AZIZ, H.V. SORENSEN AND J. SPIEGEL: "An Overview of  $\Sigma\Delta$ -Converters", IEEE Signal Processing Magazine, pp. 61-88, January 1996.
- [62] O. Machul, D. Hammerschmidt, W. Brockherde, and B.J. Hosticka, "A Smart Pressure Transducer with On-Chip Readout, Calibration and Nonlinear Temperature Compensation Based on Spline-Functions", Digest of Technical Papers IEEE, Integrated Solid State Circuit Conference, Side-Supplement, Section 12.2, pp. 152-153, San Francisco, Feb. 1997.
- [63] J.C. CANDY: "Decimation for Sigma Delta Modulation", IEEE Transactions on Communications, vol. COM-34, pp. 72-76, Jan. 1986.
- [64] R. BEST: „Digitale Meßwertverarbeitung“, Technisches Messen, Heft 12, S. 495-499, Oldenburg Verlag, 1991.
- [65] M. BARMETTLER UND P. GRUBER: Anwendung von Oversamplingverfahren zur Erhöhung der Auflösung digital erfaßter Signale, Technisches Messen 59, Heft1, S. 21-25; Heft2, S. 69-75; Heft6, S. 262-268; Heft7/8, S. 312-319, Oldenburg Verlag, 1992.
- [66] S.R. NORSWORTHY, R. SCHREIER, AND G.C. TEMES: "Delta-Sigma Data Converters", Theory, Design and Simulation, IEEE Press - IEEE Circuits & Systems Society, 1996.

- [67] D. HAMMERSCHMIDT: „Integrierte CMOS-Signalverarbeitungssysteme zur Korrektur nichtidealer Sensorkennlinien“, Fortschritt-Berichte VDI-Reihe 9, Nr.239, Düsseldorf: VDI-Verlag 1996.
- [68] R. KERSJES: „Entwicklung schneller integrierter thermischer Strömungssensoren in Siliziumtechnologie für Flüssigkeiten und Gase“, Berichte aus der Elektrotechnik, Shaker Verlag, Aachen 1996.
- [69] R. ADAMS: “Design Aspects of High Order Delta-Sigma A/D Converters”, IEEE International Symposium on Circuits and Systems: Tutorials, vol. 27, pp. 235-260, 1994.
- [70] K.C.-H. CHAO, S. NADEEM, W.L. LEE, AND C.G. SODINI: “A Higher Order Topology for Interpolative Modulators for Oversampling A/D-Converters”, IEEE Transactions on Circuits and Systems, no.3, pp. 309-318, March 1990.
- [71] I.N. BRONSTEIN, K.A. SEMENDJAJEW: “Ergänzungen zum Taschenbuch der Mathematik”, 4.te Auflage, Verlag Harri Deutsch, Thun·Frankfurt/Main 1986.
- [72] T. RIETONIEMI, T. KAREMA, AND H. TENHUNEN: “Design of Stable High Order 1-Bit Sigma-Delta Modulators”, Proceedings ISCAS'90, pp. 3267-3270, May 1990.
- [73] O. FÖLLINGER, F. DÖRSCHIEDT, M. KLITTICH: “Regelungstechnik - Einführung in die Methoden und ihre Anwendungen”, 5.te Auflage, Hüthig Verlag, Heidelberg, 1985
- [74] P.M. FRANK: “Regelungstechnik”, Vorlesung an der Gerhard-Mercator-Universität-GH Duisburg.
- [75] K. HAUG, F. MALOBERTI, G. C. TEMES ET.: “Switched Capacitor Integrators with Low Finite-Gain Sensitivity”, IEE Electronics Letters, vol.21, no.24, pp. 1156-1157, Nov. 1985.
- [76] W. HAUBMANN, K.JETTER, K.-H. MOHN: “Mathematik für Ingenieure”, Teil I, Duisburg 1986.
- [77] I.N. BRONSTEIN, K.A. SEMENDJAJEW: “Taschenbuch der Mathematik”, 23. Auflage, Verlag Harri Deutsch, Thun·Frankfurt/Main 1987.
- [78] T. VAN DEN BOOM, D. HAMMERSCHMIDT, O. MACHUL, W. BROCKHERDE UND B.J. HOSTICKA: „Kombinierte RAM/PROM-Zellen in kalibrierbaren Sensorschaltungen“, GI-Workshop über Methoden zum Entwurf, zur Integration und Parametrisierung von Komponenten für applikationsspezifische integrierte Mikrosysteme, S. 196-201, Juni 1996.
- [79] T. VAN DEN BOOM: „Untersuchung von Zener-Zapping-Dioden und deren Einbindung als dauerhafte Speicherelemente in eine statische CMOS-RAM-Zelle“, Studienarbeit der Gerhard-Mercator-Universität-GH Duisburg, August 1994.

- [80] S. M. SZE: "Semiconductor Devices Physics and Technology", John Wiley & Sons, New York, 1985.
- [81] J. R. BLACK: "RF Power Transistor Metallization Failure", IEEE Transactions on Electron Devices, no.9, pp. 800-803, Sept. 1970.
- [82] K. MARTIN, L. OZCOLAK, Y.S. LEE, G.C. TEMES: "A Differential Switched Capacitor Amplifier", IEEE Journal of Solid-State Circuits, vol.SC-22, no.1, pp. 104-106, Feb. 1987.
- [83] C. ENZ, AND G. C. TEMES: "Circuit Techniques for Reducing the Effects of Op-Amp Imperfections: Autozeroing, Correlated Double Sampling, and -Chopper Stabilization", Proceedings of the IEEE, vol.84, no.11, pp. 1584-1614, nov. 1996.
- [84] J. SCHULZE: „Aktive RC-Filter 3.ter Ordnung“, Elektronik 18, Arbeitsblatt Nr.144, S. 109-112, 1991.
- [85] A. FISCHER: „Entwurf von Smoothing Filtern mit verteilten RC-Elementen“, Studienarbeit der Gerhard-Mercator-Universität-GH Duisburg, März 1994.
- [86] O. ZINKE UND A. VLCEK: „Lehrbuch der Hochfrequenztechnik“, Band 1: Hochfrequenzfilter - Leitungen - Antennen, 3.te überarbeitete und erweiterte Auflage, Springer Verlag, Berlin-Heidelberg-New York 1986.
- [87] B.K. AHUJA: "Implementation of Active Distributed RC Anti-Aliasing/Smoothing Filters", IEEE Journal of Solid-State Circuits, vol.17, no.6, pp. 1076-1080, Dec. 1982.
- [88] U. TIETZE, CH. SCHENK: "Halbleiter-Schaltungstechnik", 8.te Auflage, Springer Verlag, Berlin-Heidelberg-New York 1986.
- [89] D. HAMMERSCHMIDT, O. MACHUL, W. BROCKHERDE, AND B.J. HOSTICKA: "Antialiasing and Smoothing Filters for Sampled Data Signals using Distributed RC-Elements", Proceedings ESSCIRC, pp. 198-201, 1995.
- [90] D. HAMMERSCHMIDT, O. MACHUL: „Abschlußbericht zum F & E-Vorhaben: Anwendungsgerechte Systemintegration und Zuverlässigkeit für intelligente mikromechanische Sensorik (AnSys)“, Förderkennzeichen 13MV0262, 1997.
- [91] M. BOLLEROTT, O. MACHUL: „Intelligente Sensoren mit integrierter Ausleseelektronik“, elektronik industrie 4, S. 58-62, 1998.
- [92] A. LENZ: "Entwicklung einer ADPLL Schaltung zur Taktrückgewinnung und eines Tiefpaßfilters für den Einsatz in einem Sensorauslesesystem", Diplomarbeit der Gerhard-Mercator-Universität-GH Duisburg, April 1997.
- [93] G. SCHNEIDER: „Selbstüberwachung und Selbstkalibrierung von Sensoren“, atp - Automatisierungstechnische Praxis 38, Heft 9, S. 9-17, Oldenburg Verlag, 1996.

- [94] PAOLO ANTOGNETTI, GUISEPPE MASSOBRIO: "Semiconductor Device Modeling with Spice", McGraw-Hill Book Company, Chapter 4, pp. 143-207, 1988.
- [95] DILEEP A. DIVEKAR: "FET Modeling for Circuit Simulation", Kluwer Academic Publisher, Chapter 5, pp. 57-143, 1988.
- [96] YANNIS P. TSIVIDIS: "Operation and Modeling of the MOS Transistor", McGraw-Hill Book Company, 1987.
- [97] B. HÖFLINGER, G. ZIMMER: "Hochintegrierte analoge Schaltungen", Oldenburg Verlag, Kapitel 1.4, S. 18 ff., 1987.
- [98] A.B. SRIPAP, D.L. SNYDER: "A Necessary and sufficient Condition for Quantisation Noise to be Uniform and White", IEEE Transactions on Acoustics, Speech and Signal Processing, no.5, pp. 442-448, October 1977.
- [99] S. KOLNSBERG: "Entwicklung einer  $\Sigma\Delta$ -Wandler-Architektur höherer Ordnung mit einem neuartigen Rückkopplungsnetzwerk", Diplomarbeit der Gerhard-Mercator-Universität-GH Duisburg, Mai 1997.
- [100] J.C. CANDY, G.C. TEMES: "Oversampling Methods for A/D and D/A Conversion", in Oversampling Delta-Sigma Data Converters, IEEE Press - IEEE Circuits & Systems Society, 1992.
- [101] R. KLINKE: „Integrierte Operationsverstärker in CMOS-Technologie“, Fortschritt-Berichte VDI-Reihe 9, Nr.121, Düsseldorf: VDI-Verlag 1991.
- [102] J.F DUQUE-CARRILLO: "Control of the Common-Mode Component in CMOS Continuous- Time Fully Differential Signal Processing", Analog Integrated Circuits and Signal Processing 4, vol.24, pp. 131-140, Kluwer Academic Publisher, Boston 1993.
- [103] PAUL J. HURST ET. AL.: "Determination of Stability Using Return Ratios in Balanced Fully Differential Feedback Circuits", IEEE Transactions on Systems - Part II, Analog and Digital Signal Processing, vol.42, pp. 805-817, Dec. 1995.
- [104] P.-H. LU, C.-Y. WU, M.-K. TSAI: "The Design of Fully Differential CMOS Operational Amplifiers without Extra Common-Mode Feedback Circuits", Analog Integrated Circuits and Signal Processing 4, vol.24, pp. 173-186, Kluwer Academic Publisher, Boston 1993.
- [105] SUDHIR M. MALLYA ET. AL.: "Design Procedures for a fully Differential Folded-Cascode CMOS Operational Amplifier", IEEE Journal of Solid-State Circuits, vol.24, pp. 1737-1739, Dec. 1989.
- [106] B.J.HOSTICKA: "CMOS Operational Amplifiers", Kapitel 3 aus Design of MOS VLSI Circuits for Telecommunication (edited by Y.Tsividis, and P. Antognetti), Prentice-Hall, Inc., Englewood Cliffs, New Jersey 1985.



- [107] B.K AHUJA: "An Improved Frequency Compensation Technique for CMOS Operational Amplifiers", IEEE Journal of Solid-State Circuits, vol.SC-18, pp. 629-633, Dec. 1990.
- [108] D.B. RIBNER AND M.A. COPELAND: "Design Techniques for Cascoded CMOS OpAmps with Improved PSSR and Common-Mode Input Range", IEEE Journal of Solid-State Circuits, vol. SC-19, no.6, pp. 919-925, Dec. 1984.
- [109] W.C.S. WU, W.J. HELMS, J.A. KUHN, AND B.E.BYRKETT: "Digital-Compatible High-Performance Operational Amplifier with Rail-to-Rail Input and output Ranges", IEEE Journal of Solid-State Circuits, vol.28, no.6, pp. 661-666, Dec. 1990.
- [110] RON HOGERVORST ET. AL.: "CMOS Low-Voltage Operational Amplifiers with Constant-gm Rail-to-Rail Input Stage", Analog Integrated Circuits and Signal Processing 5, pp. 135-146, Kluwer Academic Publishers, Boston 1994.
- [111] J. FRANCISCO DUQUE-CARRILLO ET. AL.: "Constant- $G_m$  Rail-to-Rail Common-Mode Range Input Stage with Minimum CMRR Degradation", IEEE Journal of Solid-State Circuits, vol.28, no.6, pp. 661-666, Dec. 1990.
- [112] J. FRANCISCO DUQUE-CARRILLO ET. AL.: "Push-Pull Current Circuit for Biasing CMOS Amplifiers with Rail-to-Rail Input Common-Mode Range", IEE Electronics Letters, vol.27, pp. 2122-2125, Nov 1991.
- [113] S.L. WONG, C.A.T. SALAMANDA: "An Efficient CMOS Buffer for Driving Large Capacitive Loads", IEEE Journal of Solid-State Circuits, vol.21, no.3, pp. 464-469, June 1986.
- [114] ROUBRIK GREGORIAN AND GABOR C. TEMES: "Analog Integrated Circuits For Signal Processing", John Wiley & Sons, New York 1986.
- [115] B.J. HOSTICKA, W. BROCKHERDE, AND M. WREDE: "Effects Of The Architecture On Noise Performance Of Operational Amplifiers", Proceedings European Conference on Circuit Theory and Design, pp. 238-241, Stuttgart, Sept. 1983.
- [116] G.C. TEMES: "Finite Amplifier Gain and Bandwidth Effects in Switched-Capacitor Filters", IEEE Journal of Solid-State Circuits, vol.15, no.3, pp. 358-361, June 1980.
- [117] K. MARTIN AND A.S. SEDRA: "Effects of the OpAmp Finite Gain and Bandwidth on the Performance of Switched-Capacitor Filters", IEEE Transactions on Circuits and Systems, vol. CAS-28, no.8, pp. 822-829, Aug. 1981.